



Miguel Ángel Sacristán Martínez es Licenciado en Informática por la Universidad Politécnica de Madrid desde 1997 y Doctor en Informática (Arquitectura y Tecnología de Sistemas Informáticos) por la misma universidad desde 2007. Posteriormente completó el Máster en Formación del Profesorado de Educación Secundaria, Bachillerato, Formación Profesional y Enseñanza de Idiomas en la Universidad Complutense de Madrid en 2020.

Tras finalizar sus estudios de licenciatura, se especializó en el diseño de componentes hardware y sistemas aritméticos reconfigurables. Su trabajo de investigación inicial se centró en el diseño de unidades aritméticas reutilizables para sistemas DSP, línea que posteriormente amplió durante el desarrollo de su tesis doctoral mediante la implementación de algoritmos de reducción de ruido sobre hardware reconfigurable. Asimismo, participó en diversos proyectos de investigación relacionados con el procesamiento digital de señales, la estimulación auditiva y la síntesis de hardware de alto nivel. Posteriormente colaboró con la Universidad Politécnica de Cartagena en proyectos de visión artificial y registro de bioseñales utilizando tecnologías basadas en VHDL y FPGA.

Su actividad investigadora se ha desarrollado principalmente en los ámbitos de la arquitectura de computadores, el diseño digital, la aritmética hardware, la síntesis de alto nivel (HLS) y los dispositivos FPGA. Entre sus contribuciones científicas destacan trabajos sobre estructuras de suma para FPGA comerciales, multiplicadores reutilizables para prototipado rápido, unidades de producto escalar para aplicaciones DSP, modelos auditivos implementables digitalmente y sistemas de procesamiento robusto del habla inspirados en la audición binaural. Sus publicaciones han sido presentadas en congresos internacionales de referencia y en volúmenes de la serie *Lecture Notes in Computer Science* de Springer.

Después de varios años de experiencia profesional en el sector privado, orientó nuevamente su carrera hacia la docencia universitaria, complementando su formación técnica con estudios especializados en innovación educativa y formación del profesorado. Desde noviembre de 2023 desarrolla su actividad académica como Profesor Ayudante Doctor en el Departamento de Arquitectura de Computadores y Automática de la Universidad Complutense de Madrid.

En el ámbito docente, su experiencia se ha centrado en asignaturas relacionadas con arquitectura de computadores, electrónica digital, diseño hardware, programación de sistemas y tecnologías de la información. Su actividad combina la docencia universitaria con la tutorización de trabajos académicos y la participación en iniciativas de innovación educativa vinculadas a la formación de futuros profesionales de la informática y de la Formación Profesional. La realización del Máster de Formación del Profesorado ha reforzado especialmente su interés por la aplicación de metodologías activas y el uso de tecnologías digitales en contextos educativos.